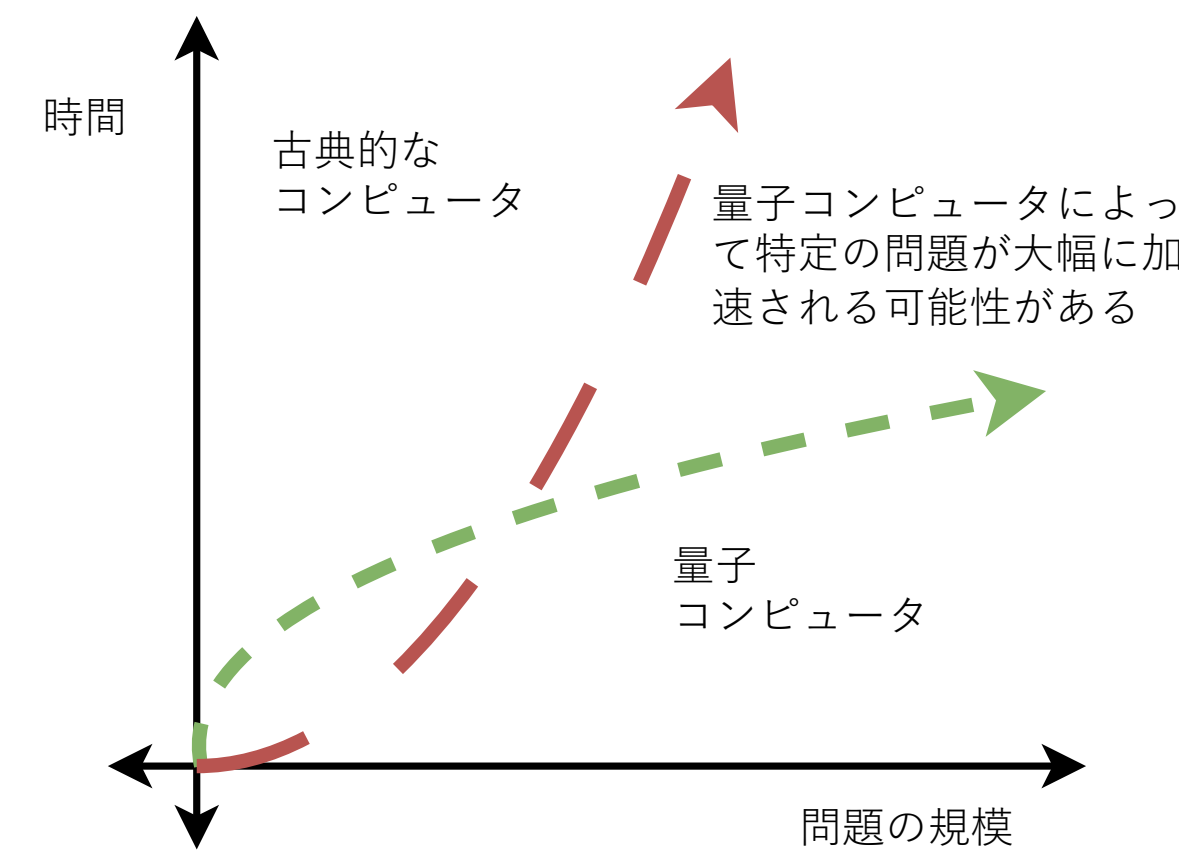


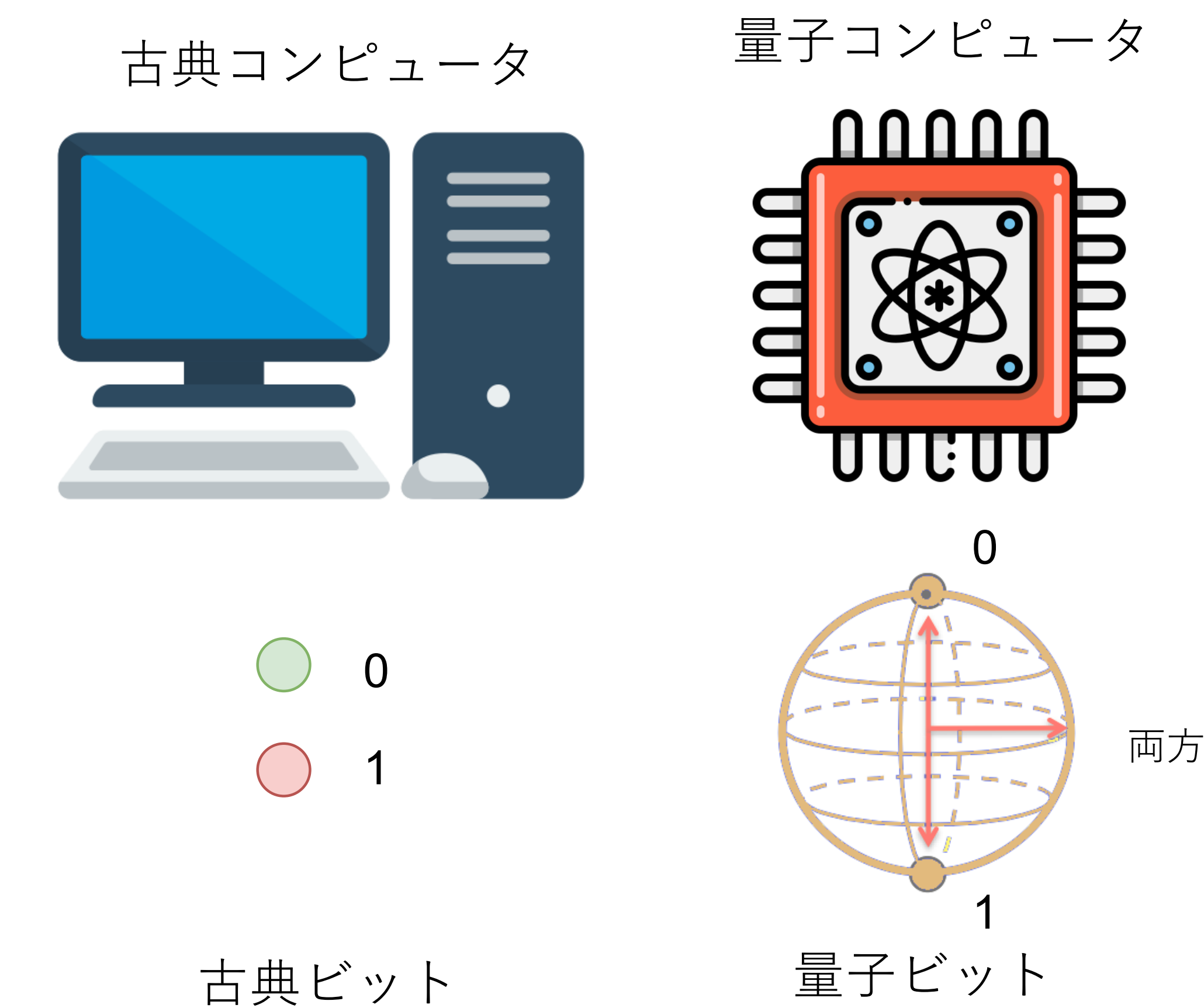
量子コンピュータの利点とさらなる用途の探求の必要性

- 量子コンピューティングは、本格的な量子コンピュータ上で特定のion 古典的な問題を高速化します
- イオントラップ、超伝導ループ、量子フォトンクス、トポロジカル量子コンピューティング、中性原子、ダイヤモンド空孔などは、実験的には小規模で実験的な規模でしか利用できないが、量子コンピューティングはムーアの法則に対する潜在的な解決策である。
- 量子コンピューティングの各技術には一定の制約と限界がある



- しかし、現在の量子コンピュータの応用が不十分である主な理由の1つは、この新しい技術を効率的に活用する方法についての統一された理解がないことです。
- 私たちの主な関心は、より多くの利点を示す新しいアルゴリズムと、実装コストを削減するための量子回路の最適化を見つけることによって、量子コンピューティングがどのようにより有用になるかを理解することにあります。

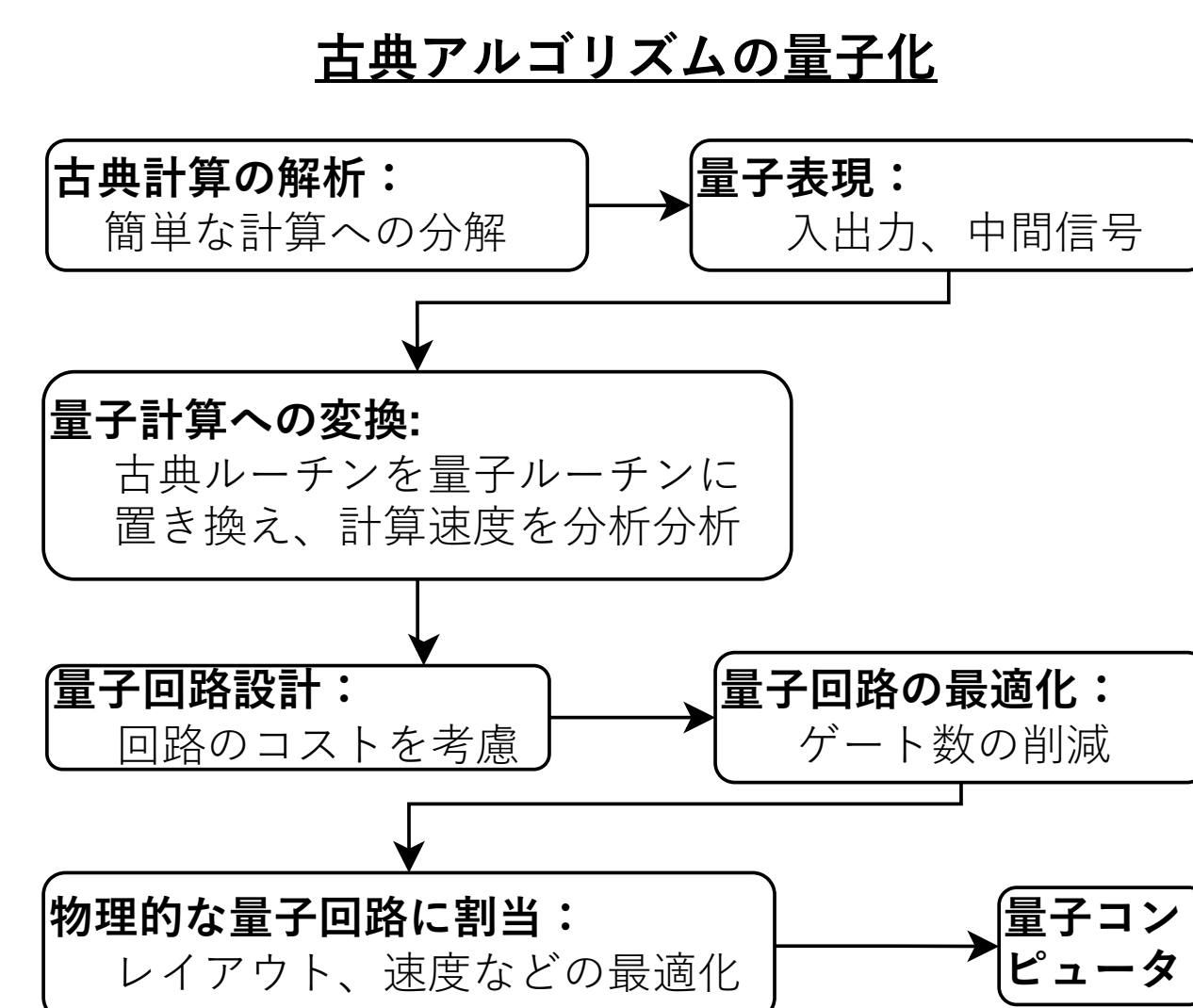
量子コンピューティングの原理を理解する



古典ビットは0か1の値しか取れません。

量子ビットは重ね合わせの原理を利用しており、0と1の状態を同時に取ることができます。

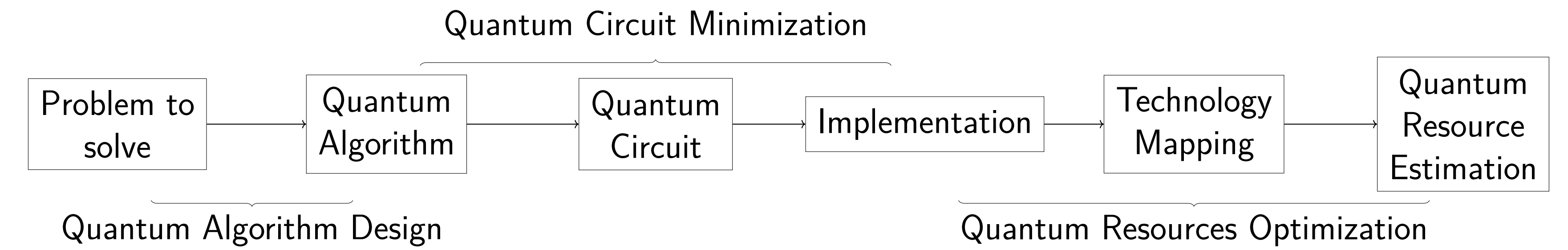
- 基本的な問題は、古典情報と量子情報の違いです。
- 古典コンピュータは情報を離散的に表現しますが、量子コンピュータでは情報は重ね合わせの状態で表現されます。
- 古典アルゴリズムを量子アルゴリズムにマッピングするには、入力値の変換を考慮し、新しい量子ルーチンを作成し、量子結果から古典情報を取得するためのシステムを構築する必要があります。



Lukac, M., El-Fakih, K., On distinguishing sequences of several classes of reversible finite state machines, IEEE ISMVL, pp. 113-119, 2021

Lukac M., Abdiyeva K., Kameyama M., CNOT-Measure Quantum Neural Networks, IEEE ISMVL 2018, accepted, 2018

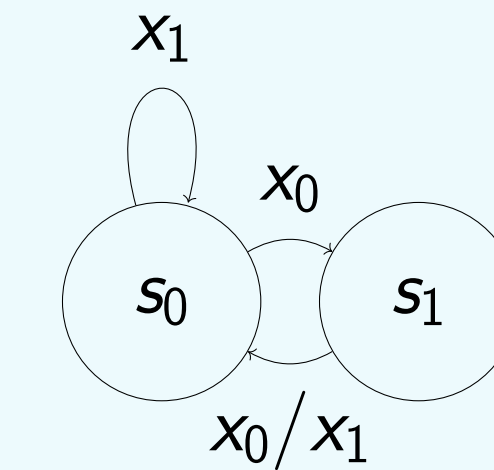
量子コンピューティングのためのアルゴリズム開発：あらゆるレベルでのソリューション



有限オートマトン (FA) のテストシーケンスの検索

Table 1. An example of a FA

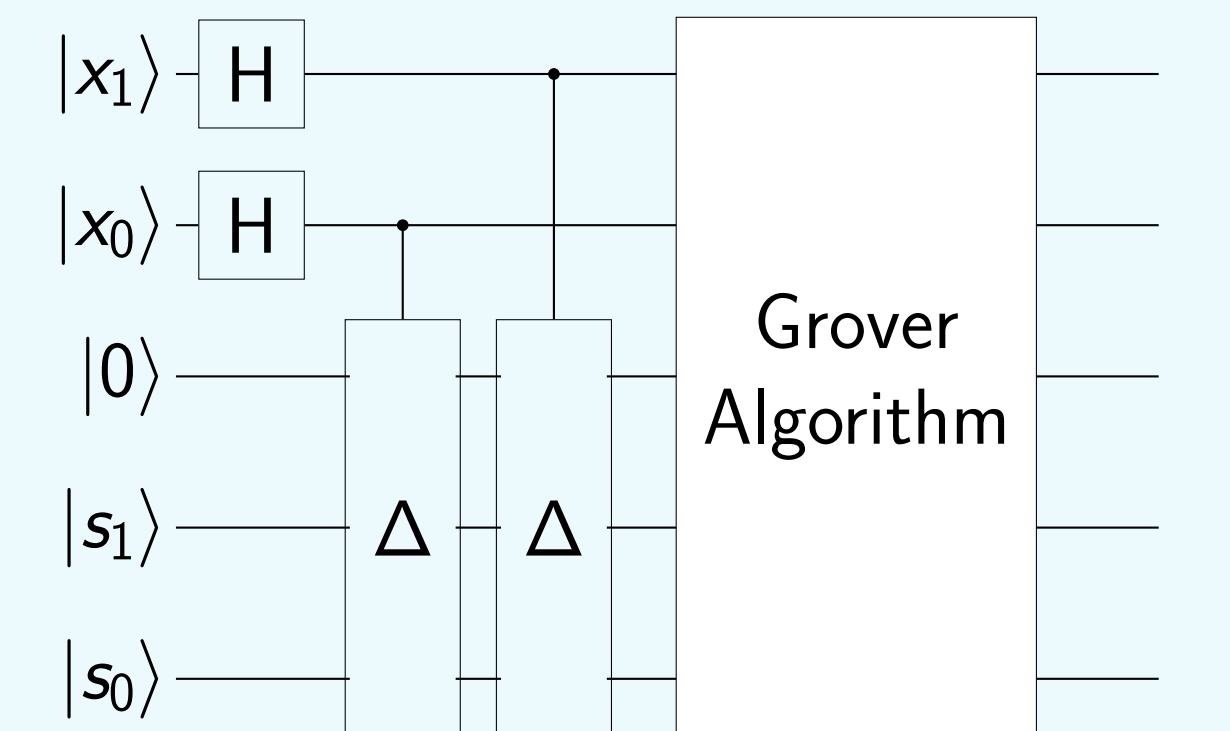
Input		
State	x_0	x_1
s_0	s_1	s_0
s_1	s_0	s_0



オートマトンとは、 $A = (S, X, \delta)$ の3つの要素です。ここで、 S と X は、それぞれ n 個の状態と k 個の入力シンボルの有限集合です。 $\delta: S \times X \rightarrow S$ は、 A の遷移関数です。

- 同期 - 長さ l のシーケンス $\bar{x}$ で、任意の2つの初期状態 $s \neq s'$ に対して、 $\delta(x^i, s)^{ol} = \delta(x^i, s')^{ol}$ となるもの

- 複数の QFA を並列に処理すると、生成されたすべての入力シーケンスに対するすべての出力を取得できます。
- 結果を抽出するには、何を検索するかを知る必要があります。識別シーケンスを探していますか?
- すべての状態が同じであるため、簡単に見つけられる同期シーケンスを探しています。
- 複数の賭け機のシミュレーションとグローバールゴリズムを組み合わせると、このシーケンスを見つける時間が、場合によっては超二次係数によって短縮されます。

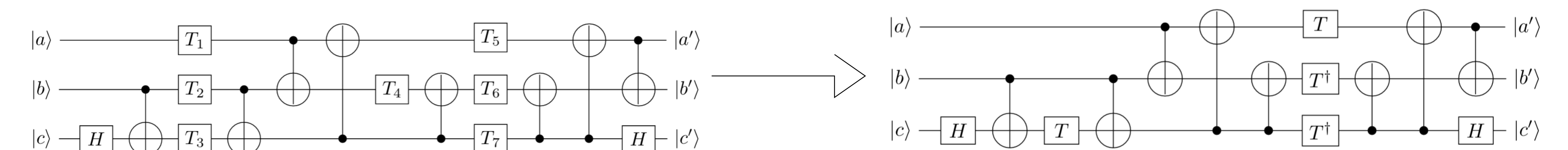


論理最小化を用いた量子論理回路の最適化

- このアプローチの目的は、量子アルゴリズムの局所原理を研究することで、量子論理回路のゲート数を削減することです。

Input:abc	$T_1: a$	$T_2: b$	$T_3: b \oplus c$	$T_4: a \oplus b$	$T_5: a \oplus c$	$T_6: a \oplus b \oplus c$	$T_7: c$
T-gate	$T^\dagger$	$T^\dagger$	T	T	T	$T^\dagger$	$T^\dagger$
000	0	0	0	0	0	0	0
001	0	0	1	0	1	1	1
010	0	1	1	1	0	1	0
011	0	1	0	1	1	0	1
100	1	0	0	1	1	1	0
101	1	0	1	1	0	0	1
110	1	1	1	0	1	0	0
111	1	1	0	0	0	1	1

- 表は個々の T ゲートの配置を示しています。
- T ゲートは「クリフォード」群に属さないため、量子コンピュータで生成するのは困難です。
- 量子コンピュータを実現するには、T ゲートの数を減らすことが重要である。



Ishioka T., Lukac M., Nagayama S.; Reducing the Cost of Clifford-T Quantum Gates; IEEE ISMVL; 2025

Lukac M., Kerntopf P., Kameyama M., Optimization of LNN Reversible Circuits using Analytic Sifting Method, Journal of Circuits, Systems and Computers, 30(9):2150166:1-2150166:23,2021